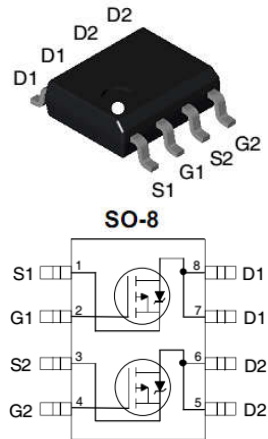


## LYPM7342SP (进口芯片) 型双 P 沟道 MOS 场效应晶体管

### 特性

- 参照执行标准：七专筛选 (GS), QZJ840611, Q/RBJ1019QZ-2015
- 封装形式：S0-8
- 开关速度快，输入阻抗高，驱动功耗小，安全工作区宽，温度稳定性好
- 替代国外型号：IRF7342



### 极限参数

- 贮存温度  $T_{stg}$ :  $-55^{\circ}\text{C} \sim 150^{\circ}\text{C}$
- 工作温度  $T_{amb}$ :  $-55^{\circ}\text{C} \sim 125^{\circ}\text{C}$
- 焊接温度不超过  $260^{\circ}\text{C}$ ，焊接时间不超过 10 秒

器件型号	额定功率 $R_D$ (W)	漏源电压 $BV_{DSS}$ (V)	栅源电压 $V_{GS}$ (V)	漏极电流 $I_D$ (A)	导通电阻 $R_{DS}$ (m $\Omega$ )	热阻 $R_{th(j-A)}$ ( $^{\circ}\text{C}/\text{W}$ )
LYPM7342SP	2.0 <small>(<math>T_c=25^{\circ}\text{C}</math>)</small>	-55	$\pm 20$	-3.4 <small>(<math>T_c=25^{\circ}\text{C}</math>)</small>	105	62.5

### 主要电特性 ( $T_A=25^{\circ}\text{C}$ )

参数名称	符号	测试条件	规范值			单位
			最小值	典型值	最大值	
漏源击穿电压	$BV_{DSS}$	$V_{GS}=0\text{V}, I_D=-250\mu\text{A}$	-55	—	—	V
零栅压漏极电流	$I_{DSS}$	$V_{DS}=-55\text{V}, V_{GS}=0\text{V}$	—	—	-2	$\mu\text{A}$
		$V_{DS}=-55\text{V}, V_{GS}=0\text{V}, T_j=55^{\circ}\text{C}$	—	—	-25	$\mu\text{A}$
正向栅极漏电流	$I_{GSSF}$	$V_{GS}=-20\text{V}, V_{DS}=0\text{V}$	—	—	-100	nA
反向栅极漏电流	$I_{GSSR}$	$V_{GS}=20\text{V}, V_{DS}=0\text{V}$	—	—	100	nA
开启电压	$V_{GS(th)}$	$V_{DS}=V_{GS}, I_D=-250\mu\text{A}$	-1	—	-3	V
导通电阻	$R_{DS(on)1}$	$V_{GS}=-10\text{V}, I_D=-3.4\text{A}$	—	—	0.10	$\Omega$
	$R_{DS(on)2}$	$V_{GS}=-4.5\text{V}, I_D=-2.7\text{A}$	—	—	0.17	$\Omega$
跨导	$g_{FS}$	$V_{DS}=-10\text{V}, I_D=-3.1\text{A}$	3.3	—	—	S
电容	$C_{ISS}$	$V_{DS}=-25\text{V}, V_{GS}=0\text{V}, f=1.0\text{MHz}$	—	690	—	pF
	$C_{OSS}$	$V_{DS}=-25\text{V}, V_{GS}=0\text{V}, f=1.0\text{MHz}$	—	210	—	pF

引脚排列示意图(正视图)及封装尺寸图

